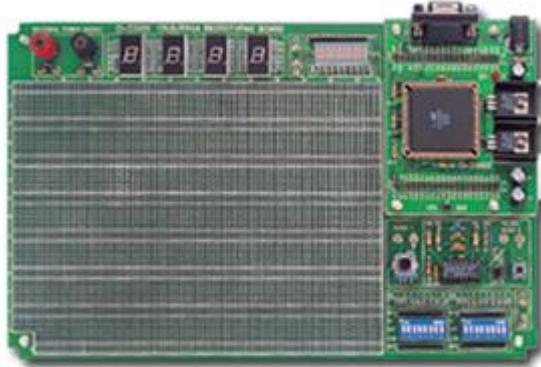


CI-33001C

Tarjeta de Prototipos CPLD/FPGA



Descripción

Incorpora el chip AtmelATF1508-15 FPGA compatible con Altera MAX 7128, el cual contiene 128 micro- celda más 2500 puertas utilizables y capaces de reprogramarse más de 10 mil veces. Usando Altera MAX + PLUS® II para el desarrollo de chips. Los usuarios pueden utilizar el editor de gráficos ó de texto (HDL syntax) fácilmente para diseñar, simular é implementar circuitos digitales.

El programa se descarga desde el PC al integrado FPGA por el puerto serial a través de la tecnología con JTAG.

Proporciona unas simples E/S para la eficiencia en el diseño. Gran reserva de hardware en la mejor área de diseño de circuitos de prototípico para la ejecución de los proyectos de los estudiantes.

La mejor solución para la reducción de presupuestos.

Otra Información

- 16 conmutadores (switch)DIP para el estado de entrada digital.
- 10-Barras de LEDs para indicar el estado de la salida.
- Indicador de 4 dígitos con pantalla de 7 segmentos.
- 2 canales de pulso de salida. Ajustable con rangos de frecuencia: 10Hz a 350Hz ($\pm 20\%$) frecuencia fija: 3.5KHz ($\pm 20\%$)
- Altera MAX+PLUS®II.
- Software de transferencia de archivos Altera POF2JED y software programador ISP.
- Para Windows 95/98/2000/XP.