



## **CIC-500**

### **Sistema de Desarrollo y Experimentos con DSP**

#### **Descripción**

CIC-500 es un sistema de desarrollo de DSP, diseñado para el aprendizaje de las implementaciones que tiene el hardware del DSP.

El sistema combina dos chips del DSP para el procesamiento de señales y el chip FPGA para el control de E / S (entradas y salidas).

Con diversas E / S (entradas y salidas) incorporadas y varios ejemplos de aplicación, los cuales van desde la teoría a la práctica, estas prácticas son aplicaciones avanzadas del DSP que permitirán que los usuarios sean capaces de aprender de manera más fácil las herramientas del DSP.

#### **Otra Información**

- Paquete de Versión simple CIC-520 DSP:  
Incluye CIC-520, software de desarrollo y accesorios.
- Paquete de versión estándar CIC-500 DSP:  
Incluye CIC-520, CI-51001, software de desarrollo y accesorios.
- Paquete de versión completa CIC-500 DSP:  
Incluye CIC-520, CI-51001, módulos opcionales, software de desarrollo y accesorios.

#### **Listado de Experimentos**

- Teoría de muestreo.
- Lenguaje Ensamblador TMS320C542.
- Pruebas de integración de convolución.
- Transformada de Fourier discreta (DFT) y la transformada de Fourier rápida (FFT).
- Algoritmo Rápido de correlación y convolución.
- Respuesta de impulso finito (FIR) de filtro.
- Respuesta de impulso infinito (IIR) de filtro.
- Diseño de Osciladores con procesamiento digital.
- Análisis de espectro de baja frecuencia.
- El diseño de generadores de forma de onda.
- Comparador A-LAW y  $\mu$ -LAW.
- Código comprimido y Desarrollo de control de código.
- Aplicación de control de periféricos.
  - \* Control PWM para Servo DC.
  - \* Control de motor paso a paso.
  - \* Control de Temperatura.
  - \* Control de interfaz PLC E/S.

---

#### **Systelec Electrónica Ltda.**

Avenida Pedro Fontova 3954 Fono/fax: 56-2-27363650-27365827

[systelec@systelec.cl](mailto:systelec@systelec.cl)

[www.systelec.cl](http://www.systelec.cl)

Santiago de Chile