

► Lista de Experimentos

1. Unidad Principal (KL-96001)

- 1-1 Señal de medición y experimento.
- 1-2 Experimento de modulación de señal
- 1-3 Conversor de voltaje a frecuencia
- 1-4 Experimento de medición de frecuencia y período

2. Reloj de señal/ Datos & Generador de Ruido (KL-96002)

- 2-1 Medición de generador de reloj
- 2-2 Experimento de medición para síncrono de datos de reloj de señal
- 2-3 Detección de salida secuencial de datos
- 2-4 Experimento de medición de salida paralelo de singular a binario
- 2-5 Experimento de medición para generador de número aleatorio digital y generador de ruido analógico
- 2-6 Experimento de conversor 3-bit unipolar a bipolar

3. Codificador & Decodificador de Código Lineal (KL-96003)

- 3-1 Experimento y prueba con series de datos secuencial
- 3-2 Experimento de codificación NRZ-L/BIP (No vuelve a cero)
- 3-3 Experimento de codificación NRZ-M/BIP (No vuelve a cero marca)
- 3-4 Experimento de codificación UNI-RZ/UNI (Unipolar retorno a cero)
- 3-5 Experimento de codificación BIP-RZ/3L (3 nivel)
- 3-6 Experimento de codificación RZ-AMI/3L (Retorno a cero inversión de marca alternadas)
- 3-7 Experimento de codificación manchester bipolar BiΦ-L/3L
- 3-8 Experimento de codificación DICODE-NRZ(3L) (Di-code no vuelve a cero)
- 3-9 Experimento de decodificación NRZ-L/BIP (No vuelve a cero)
- 3-10 Experimento de decodificación NRZ-M/BIP (No vuelve a cero marca)
- 3-11 Experimento de decodificación UNI-RZ/UNI (Retorno a cero unipolar)
- 3-12 Experimento de decodificación BIP-RZ/3L (3nivel)
- 3-13 Experimento de decodificación RZ-AMI/3L (Retorno a cero inversión de marca alternada)
- 3-14 Experimento de decodificación Manchester bipolar BiΦ-L/3L
- 3-15 Experimento de decodificación DICODE-NRZ(3L) (Di-code no vuelve a cero)

4. Modulación & Demodulación de Delta/ Sigma/ Adaptativo (KL-96004)

- 4-1 Experimento con modulador delta
- 4-2 Experimento de circuito de filtro de paso bajo utilizando el demodulador delta
- 4-3 Experimento de demodulación con modulador delta
- 4-4 Modulación delta adaptativo y circuito de demodulación con tiempo integral controlable y amplitud
- 4-5 Experimento y prueba del circuito VGA utilizando voltaje integral controlable
- 4-6 Modulación delta adaptativo VGA y circuito de demodulación con voltaje integral controlable
- 4-7 Experimento con modulador delta sigma

5. Modulación & Demodulación QPSK (KL-96005)

- 5-1 Experimento de PSK fuente de modulación sinusoidal y sincronización
- 5-2 Experimento en medición de señal sinusoidal con circuito de desplazamiento de fase
- 5-3 Experimento con cuatro circuito separador cuadrado
- 5-4 Experimento en modulación análogo BPSK
- 5-5 Experimento en demodulación BPSK
- 5-6 Experimento en síncrono SIN TTL de demodulación de señal BPSK y restauración de onda portadora
- 5-7 Experimento en modulación de señal QPSK
- 5-8 Experimento en modulación de señal 8PSK
- 5-9 Experimento en modulación de señal 8QAM
- 5-10 Experimento de demodulación QPSK preciso utilizando identificación de muestreo de señal

6. Generador & Decodificador/ Controlador DTMF (KL-96006)

- 6-1 Experimento DTMF teclado numérico de escaneo y discado
- 6-2 Almacenamiento y discado de teléfono numérico en sistema DTMF
- 6-3 Experimento de demodulación utilizando señal DTMF interno
- 6-4 Experimento de decodificación y ajuste de contraseña utilizando DTMF interno
- 6-5 Experimento de decodificación y ajuste de contraseña utilizando línea telefónica DTMF externo
- 6-6 Transmisión de serie asincronía USB (UART)

7. Módulo de Proceso de Multifunción(A) (KL-96007) Módulo de Proceso de Multifunción(B) (KL-96008)

- 7-1 Control de frecuencia utilizando VCO of LPF
- 7-2 Frecuencia de respuesta de LPF
- 7-3 Cuadrado para transformación sinusoidal utilizando LPF
- 7-4 Experimento en tres estado análogo multiplexor y TDM
- 7-5 Experimento en cuatro canales análogo multiplexor con asignación de niveles
- 7-6 Banda de modulación de doble lado y AM
- 7-7 Banda de modulación de simple lado con AM
- 7-8 Demodulación AM
- 7-9 Generación de señal con 45 grado preciso desplazamiento de fase
- 7-10 Modulación BPSK y QPSK
- 7-11 Demodulación BPSK
- 7-12 Identificador de nivel de señal tipo window
- 7-13 Experimento en amplificador de potencia
- 7-14 Modulación en señal ASK
- 7-15 Demodulación en señal ASK
- 7-16 Señal de modulación FSK utilizando multiplexor de frecuencia dual
- 7-17 Señal de modulación FSK utilizando generador de función VCO
- 7-18 Señal de modulación FSK utilizando construcción de función de generador de función
- 7-19 Modulación FSK basado en generador de onda cuadrada por controlador digital VCO
- 7-20 Demodulación FSK a ASK
- 7-21 Demodulación de producto FSK y f1 o f2
- 7-22 Modulación FM
- 7-23 Demodulación FM
- 7-24 Codificación diferencial digital
- 7-25 Decodificación diferencial digital
- 7-26 Modulación DBPSK
- 7-27 Modulación DQPSK

8. División de Tiempo Multiplexor (TDM)/ Modulación por Amplitud de Pulsos(PAM)(KL-93006)

- 8-1 Experimento de modulación multiplexor análogo
- 8-2 Experimento de demodulación multiplexor análogo
- 8-3 Experimento de modulación multiplexor análogo TDM
- 8-4 Experimento de demodulación multiplexor análogo TDM

9. División de Frecuencia Multiplexor (KL-93007)

- 9-1 Experimento multiplexor FDM
- 9-2 Características BPF de demultiplexor FDM
- 9-3 Experimento de demultiplexor 3 canales FDM

10. Conversor de Frecuencia, Recuperación de Portadora de Frecuencia y Regeneración Manchester Reloj de Señal (KL-93008)

- 10-1 Experimento de frecuencia ascendente y frecuencia descendente
- 10-2 Experimento de recuperación de portadora de frecuencia
- 10-3 Experimento de codificación/ decodificación Manchester y regeneración de reloj de señal

► Accesorios (KL-98005)

- 1. Enchufes y cables de conexión : 1 juego
- 2. Cabina de almacenamiento : 2 juegos (KL-99001)
- 3. Manual de experimento : 1 pce

Accesorios opcionales

- 1. Marco de estantería (KL-89003)
- 2. Osciloscopio de almacenamiento digital con FFT