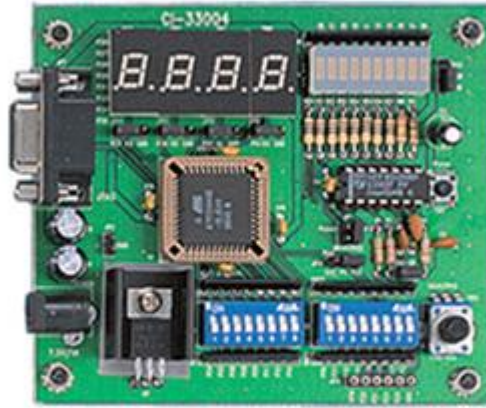


## CI-33004 Tarjeta Experimental



### Descripción

Incorpora el integrado AtmelATF1504-15 FPGA compatible con Altera MAX 7064, que contiene 64 micro-celdas con más de 1000 puertas utilizables y capaces de reprogramarse más de 10 mil veces.

Uso de Altera MAX+PLUS II para el desarrollo de circuitos integrados. Los usuarios pueden usar editores de texto o gráficos (sintaxis HDL) para diseñar, implementar y simular circuitos digitales fácilmente.

El programa se descarga desde la PC al integrado FPGA por el puerto serial por medio de la tecnología con JTAG.

Proporciona unas simples E/S para la eficiencia en el diseño. Adecuada para los nuevos diseñadores de FPGA.

La mejor solución para la reducción de presupuestos.

### Otra Información

- 16 conmutadores (switch) DIP para indicar el estado de la entrada digital.
- Barra de 10 LEDs para indicar el estado de la salida.
- Visualizador de 4 dígitos de 7 segmentos para mostrar la conducción de la operación estática y dinámica.
- 2 canales de reloj de pulso de salida. Ajustable rango de frecuencia: 10Hz a 350Hz ( $\pm 20\%$ ) frecuencia fija: 3,5 KHz ( $\pm 20\%$ ).
- Altera MAX+PLUS®II.
- Software de transferencia de archivos Altera POF2JED y Software de programación ISP.
- Para Windows 95/98/2000/XP.